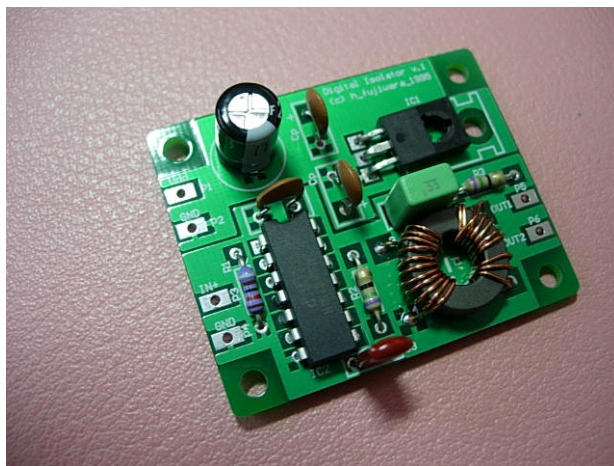


デジタルアイソレータ

本キットをつかって生じた感電、火災等の一切のトラブルについては、当方は責任を負いませんのでご了承ください。また基板、回路図、マニュアル等の著作権は放棄していませんので、その一部あるいは全体を無断で第三者に対して使用することはできません。

1. はじめに

TTL 入力レベル信号をパルストランス出力変換することで絶縁を行います。



2. Pin 配置

Pin	機能	説明
P1	Vdd	電源入力 (8~15V 程度)
P2	GND	電源グランド
P3	IN+	信号入力
P4	GND	電源グランド (信号リターン)
P5	OUT1	同軸出力+
P6	OUT2	同軸出力-

3. 部品表

品名	番号	規格	仕様	個数	備考
抵抗	R1	1/4W 炭素皮膜	100k Ω	1	
	R2	1/4W 炭素皮膜	75 Ω	1	
	R3	1/4W 炭素皮膜	75 Ω	1	
コンデンサ	C1	電解コンデンサ	100 μ F/10V	1	
	C2	フィルムコンデンサ	0.1 μ F	1	
	C3	フィルムコンデンサ	1000pF	1	
	Cp	セラミックコンデンサ	0.1 μ F	3	裏面にチップ C 取付けランド有り
IC	IC1	3 端子レギュレータ	7805	1	
	IC2	HEX-INVERTOR	74HCU04	1	AC04, HC04 でも可
トランス	T1	パルストランス		1	1, 2 次とも 10 ターン程度

(以 上)